

WHAT IS CLAIMED IS:

(1) 第1基板と第2基板との間に液晶層を挟持して構成された液晶表示装置において、

画像を表示する表示領域にマトリクス状に配置された複数の画素を有し、

前記複数の画素は、前記第1基板と前記第2基板との間に前記液晶層を挟持するための第1ギャップを有する第1画素と、前記第1ギャップより小さい第2ギャップを有する第2画素と、を含み、

前記第1画素には配置されず前記第2画素に配置された前記第2ギャップを形成するための柱状スペーサと、

を有することを特徴とする液晶表示装置。

(2) 前記柱状スペーサは、感光性樹脂材料によって形成されたことを特徴とする請求項1に記載の液晶表示装置。

(3) 前記柱状スペーサは、遮光性を有していることを特徴とする請求項2に記載の液晶表示装置。

(4) 前記表示領域の周縁に沿って額縁状に配置された遮光層を有し、
前記柱状スペーサ及び前記遮光層は、同一材料によって形成されたことを特徴とする請求項2に記載の液晶表示装置。

(5) 前記第1画素は、第1膜厚を有し主に第1色を透過する第1カラーフィルタ層を備え、

前記第2画素は、第1膜厚より厚い第2膜厚を有し主に第2色を透過する第2カラーフィルタ層を備え、

前記柱状スペーサは、前記第2カラーフィルタ層上に配置されたことを特徴とする請求項1に記載の液晶表示装置。

(6) 前記第1基板は、前記第1カラーフィルタ層、前記第2カラーフィルタ層、及び、前記柱状スペーサを備え、

さらに、前記第1基板は、行方向に配列された走査線と、列方向に配列された信号線と、前記走査線と前記信号線との交差部近傍に配置されたスイッチング素子と、前記スイッチング素子に接続されマトリクス状に配置された画素電極と、を備えたことを特徴とする請求項5に記載の液晶表示装置。

(7) さらに、前記複数の画素は、前記第2ギャップより小さい第3ギャップを有す

る第3画素を含むことを特徴とする請求項1に記載の液晶表示装置。

(8) さらに、前記複数の画素は、前記第1ギャップより大きい第3ギャップを有する第3画素を含むことを特徴とする請求項1に記載の液晶表示装置。

(9) 前記第1色の波長は前記第2色の波長より長波長であることを特徴とする請求項5に記載の液晶表示装置。